This Page Is Inserted by IFW Operations and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, please do not report the images to the Image Problem Mailbox.

[54] Title of the Invention: Method for Forming Thick Film Pattern

[11] Japanese Patent Laid-Open No.: 60-160691

[43] Opened: Aug. 22, 1985

[21] Application No.: 59-15616

5 [22] Filing Date: Jan. 31, 1984

[72] Inventor(s): Sugimoto, M. et al.

[71] Applicant: Fujitsu Co., Ltd.

[51] Int.Cl: H05K 3/20

10 [Claims]

15

20

25

A method for forming a ceramic thick film pattern, comprising the steps of:

printing and fixing a thick film pattern on a first sheet;

pressing and embedding the thick film pattern onto a second sheet made of compressed insulation powder through inverting the first sheet and pressing the thick film pattern onto the second sheet;

peeling off only the first sheet from the second sheet including the thick film pattern leaving therein; and

sintering the second sheet including the thick film pattern.

[Brief Description of the Drawings]

Fig. 1 is a schematic sectional view of a metallized pattern in a conventional forming method. Fig. 2 is a schematic sectional view showing a matallized pattern in another conventional forming method. Fig.3 is a exploded perspective view of a ceramic package. Figs. 4(a) through 4(e) are sectional views showing a forming processes according to the present invention.

Reference numerals 1 and M1 denote chip stages. Reference numeral 2 denotes an opening for inserting a chip. Reference numerals 3, 3a, 3b, 3c, 3d, 3e, 3f, 3g, M3a, M3b, M3c, M3d, M3e, M3f, and M3g denotes wiring patterns. Reference numerals 4 and M4 denotes frames for cap brazing. Reference numeral 5 denotes an opening for wiring. Reference symbols G1, G2, G3, and G4 denote green sheets. Reference symbol S denotes a first sheet formed of mylar or the like. Reference symbol Mp denotes a metallized paste pattern. Reference symbol W₀ denotes a design width of the wiring patterns

⑫ 公 開 特 許 公 報 (A)

昭60-160691

MInt Cl.4

仞発 明 者

識別記号

庁内整理番号

码公開 昭和60年(1985)8月22日

H 05 K 3/20

7216-5F

審査請求 未請求 発明の数 1 (全4頁)

公発明の名称 厚膜パターン形成方法

②特 顧 昭59-15616

政度

20出 願 昭59(1984)1月31日

正 浩 砂発 明 者 杉 本 個発 明 者 平 山 友 治

川崎市中原区上小田中1015番地 富士通株式会社内 川崎市中原区上小田中1015番地 富士通株式会社内

川崎市中原区上小田中1015番地 富士通株式会社内

吉川 富士通株式会社 の出願人

川崎市中原区上小田中1015番地

弁理士 松岡 宏四郎 20代 理 人

1. 発明の名称

厚膜パターン形成方法

2. 特許請求の範囲

第1のシート上に厚膜パターンを印刷し且つ固 化する工程、該第1のシートを反転して絶縁物粉 末が加圧整形されてなる第2のシート上に圧接し 該厚膜パターンを該第2のシートに圧入する工程、 抜厚膜パターンを第2のシート上に残して第1の シートのみを剝離する工程、該第2のシート及び 運服パターンを旋結せしめる工程を有することを 特徴とする厚膜パターン形成方法。

3. 発明の詳細な説明

(a). 発明の技術分野

本発明は厚膜パターン形成方法に係り、詳しく は絶縁基板上に厚膜パターンを形成する方法に関 する.

四.技術の背景

厚膜パターンは、半導体装置等に用いるセラミ ック・パッケージの内部配線や、ハイブリット集

積回路等に用いるセラミック多層配線基板におけ る回路配線、抵抗、コンデンサ等に用いられる。 (c). 従来技術と問題点

従来のセラミック・パッケージや多層配線基板 における配線パターンは、絶縁物粉末が加圧整形 されてなるグリーンシート上にメタライズ・ペー ストを用いスクリーン印刷法によってメタライズ ・パターンを直に印刷し、該グリーン・シート及 びメタライズ・ペーストを旋結する方法によつて 一般に形成されていた。

しかしかかる従来の方法においては、グリーン シートの吸水性が悪いことによつて、印刷に際し てパターンが機に流れて拡大し、第1図に示す模 式断面図のように、挽結後の配線パターンしは幅 Wが設計寸法W。よりも拡大し、且つ上面が湾曲 した海鼠型のパターンに形成される。(Cはセラ ミック 基板)

そして上記上面が湾曲している配線パターンが パッケージに用いられた場合、ワイヤー・ボンデ ィングに際してのパターン位置の認識が困難にな

ると同時に、ポンディシ 和性が奢しく損な われるという問題を生ずる

しかしこの方法では前記パターン帽wのw。に 対する拡がりに付いての改善がなされない。その ため、従来は上記拡がり寸法を見込んでパターン 間隔を設定しなければならず、このためパターン の高密度化が妨げられるという問題があつた。 (d) 発明の目的

本発明は、上記厚膜パターンの拡がり及び上面が湾曲する問題を除去する目的でなされたものであり、この目的は下記構成に示す本発明により達成される。

(e). 発明の構成

即ち本発明は厚膜パターン形成方法において、

印刷されている第3のグリーン・シートC3と、メタライズ・ベーストMpよりなるキャップろう付け枠4が印刷されている枠状の第4のグリーン・シートC4(5は配線用開孔)が順次積み重ねられ焼結されて形成される。なお第3図においてはグリーン・シートが1個のパッケージごとに分かされた状態で示されているが、実際には1枚のグリーン・シート上に複数のパッケージに切断され、重ね合わされた後に個々のパッケージに切断され、その後に焼結が行われる場合が主である。

以下に本発明の方法を、上記セラミック・パッケージにおける第3のグリーン・シートC3を形成する際に適用した1実施例について、第4図(a)~(e)を参照して説明する。

第4図(4)参照

先ず従来から用いられているメタライズ・ペースト (モリブデン、モリブデン・マンガン、タングステン等の金属粉が、テレビネオール、ブチル・カルビトール等の高端点の溶剤でペースト状に

特開昭 60-160691 (2)

第1のシート上に及り、シートを印刷し且つ固化する工程、核第1のシートを反転して絶縁物物未が加圧整形されてなる第2のシート上に圧接し核 厚膜パターンを検第2のシートに圧入する工程、 核厚膜パターンを第2のシート上に残して第1の シートのみを剝離する工程、核第2のシートび 厚膜パターンを焼結せしめる工程を有することを 特徴とする。

(1). 発明の実施例

以下本発明をセラミック・パッケージの製造に適用した1実施例について、図を用いて説明する。 第3図はセラミック・パッケージの分解斜視図 で、第4図(a)~(e)は本発明の1実施例を示す工程 断面図である。

セラミック・パッケージは例えば第3図に模式的に示すように、底板となる第1のグリーン・シートG1と、メタライズ・ペーストMpよりなるチップ・ステージ1が印刷されている第2のグリーン・シートG2と、チップ押入孔2を有しメタライズ・ペーストMpよりなる配線パターン3が

練られている) Mpを用い、従来同様のスクリー ン印刷手段により、第1のシートS上に配線パタ ->3. 3 a. 3 b. 3 c. 3 d. 3 e. 3 f. 3g等を印刷する。ここで該第1のシートSには、 伸び縮みがなく、グリーン・シートよりも吸水性 が良く、且つ乾燥固化されたメタライズ・ペース トから剝がれ易い材料、例えばマイラー・シート 敗いはリリース・ペーパー (シリコーン等を吸着 させて剝製性を良くした紙)等がもちいられる。 従って上記吸水性が良いことによつて印刷された メタライズ・ペースト・パターン中の溶剤は直ぐ に第1のシートに吸収されるので其の拡がりが防 止され、設計寸法に略等しい幅w。のパターンが 形成される。又パターンの厚さは、スクリーンの 厚さによつても異なるが、通常10~30〔μm〕程 度に形成される。なを本実施例では第1のシート に、例えば厚さ100 【μm】程度のマイラー・シ ートを用いた。

第4团(0)参照

次いで自然乾燥等の手段によりメタライズ・ベ

-スト・パターン3.3a ,3c,3d,3e,3f,3g等を完全に固化させた後、接マイラー・シートSを反転してグリーン・シートG3上に載せ、例えば数10~数100 (などは)程度の圧力で加圧し(Pは加圧を示す矢印)、メタライズ・ペースト・パターン3,3a,3b,3c,3d,3e,3f,3g等をグリーン・シートG3面に圧入する。この際メタライズ・ペースト・パクーン3,3a,3b,3c,3d,3e,3f,3g等とグリーン・シートG3との密着性を高めるためにグリーン・シートG3を40~50 [で]程度に加熱することもある。

第 4 図 (c) 参照

次いでグリーン・シートC3上からマイラー・シートSのみを射離しグリーン・シートC3上面にメタライズ・ペースト・バターン3a、3b、3c、3d、3e、3f、3g等を埋設残留せしめる。

第4図の参照

次いで底板となる第1のグリーン・シートG 1

テージM1, キャップろう付け枠M4, 外部リードろう付けパターン (図示せず) を有するセラミック・パッケージが形成される。

そして以後図示しないが外部リードのろう付け 金めっき等がなされてセラミック・パッケージが 完成する。

(6). 発明の効果

と、従来通りの方法でしたメタライズ・ペースト・パターンよりなるチップ・ステージ1を有する第2のグリーン・シートG2と、上記第3のグリーン・シートG3と、従来通りの方法であるでいたメタライズ・ペースト・パターンよりなるもりしたメタライズ・ペースト・パターンよりなるのはキップろう付け枠4が印刷されている第4のグリーン・シートG4とを順次重ね合わせ、従来の原定の加圧を行いなつて固者させる。(2はチップ挿入孔、5は配線用開孔)

基類昭 60-160691 **(3**)

第 4 図(e)参照

次いで該園着せしめられたグリーン・シートの複合体を個々のパッケージに分割し、次いで該個本のパッケージに分割された複合体の側面に外がリード接続用メタライズ・ペースト・パターン(図示せず)を印刷し、次いで該グリーン・シート及びメタライズ・ペースト・パターンを焼結させる。ここでメタライズ 層よりなる内部配線パターンM3a.M3b.M3c.M3d.M3g及びチップ・ス

以上本発明は、セラミック基板上にパターン認識が容易で且つ上面が平坦なメタライズ・パターンを高密度で形成することを可能ならしめるので、セラミック・パッケージ及びセラミック多層配線 基板を製造する際に極めて有効である。

なお本発明は抵抗、コンデンサー等の厚膜パタ - ンを形成する際にも適用される。

4. 図面の簡単な説明

第1図は従来の第1の方法におけるメタライズ・パターンを示す模式断面図、第2図は従来の第2の方法におけるメタライズ・パターンを示す模式断面図、第3図はセラミック・パッケージの分解斜視図で、第4図(a)~(e)は本発明の1実施例を示す工程断面図である。

図において、1及びM1はチップ・ステージ、2はチップ挿入孔、3、3 a、3 b、3 c、3 d、3 e、3 f、3 g及びM3 a、M3 b、M3 c、M3 d、M3 e、M3 f、M3 gは配線パターン、4及びM4はキャップろう付け用枠、G1、G2、G3、G4はグリーン・シート、5 は配線用明孔、

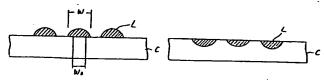
S はマイラー等よりなを第 1 のシート、 M p はメ タライズ・ペースト・パクーン、 W。 は配線パク ーンの設計寸法頓を示す。

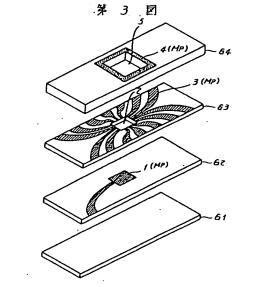


特徵昭60-160691(4)

第 2 团

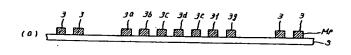
大理人 弁理士 松岡宏四郎 (会報)

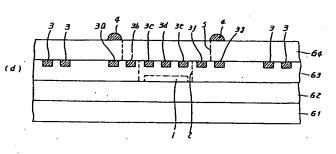


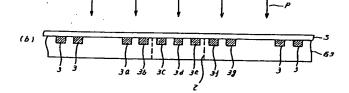


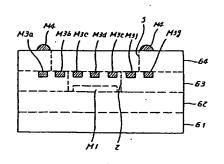
第 4 团

第 4 回









(0)